

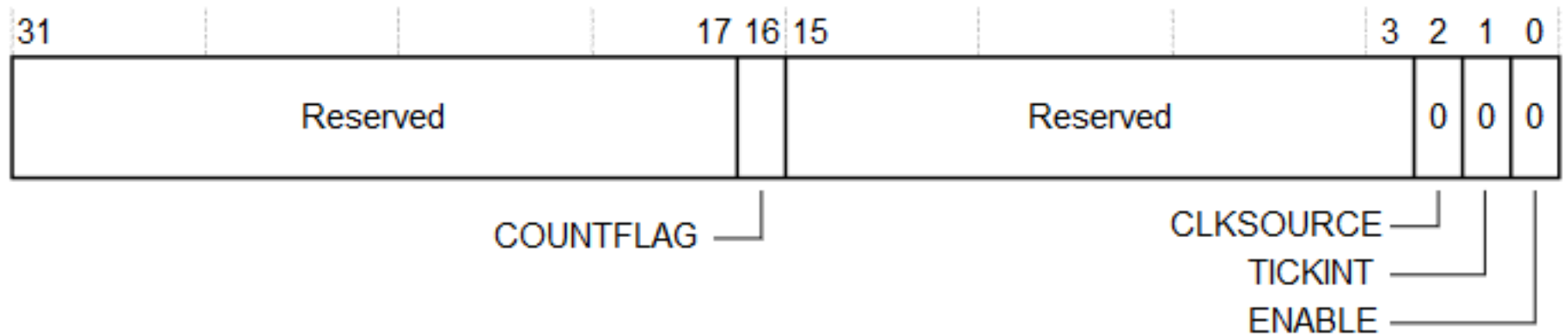
# Systick Timer

---

<b>Address</b>	<b>Name</b>	<b>Type</b>	<b>Description</b>
0xE000E010	SYST_CSR	RW	<i>SysTick Control and Status Register</i>
0xE000E014	SYST_RVR	RW	<i>SysTick Reload Value Register</i>
0xE000E018	SYST_CVR	RW	<i>SysTick Current Value Register</i>
0xE000E01C	SYST_CALIB	RO	<i>SysTick Calibration Value Register</i>

# Systick Timer

## SysTick Control and Status Register (SYST\_CSR)



ENABLE: 1 yapılırsa timer çalışır:

TICKINT: 1 yapılırsa timer 1 değerinden 0 değerine geçişte kesme yapar.

CLKSOURCE: 0: sistem clocku 8'e bölünür , 1: sistem clocku seçilir.

COUNTFLAG: Timer sayma işleri sonucu 0 değerine ulaştığında 1 yapılır. Bu bir şekilde okunduğunda tekrar 0 olur.

# Systick Timer

---

## SysTick Reload Value Register (SYST\_RVR)



23:0 bitlerindeki değer sayaç aktifleştirildiğinde ve 0'a ulaştığında SYST\_CVR yazmacına yüklenir.

# Systick Timer

---

## SysTick Current Value Register (SYST\_CVR)



23:0 bitleri systick timerinin mevcut sayısını tutar. Bu yazmaca yazılacak herhangi bir değer yazmacı 0 yapar ve SYST\_CSR COUNTFLAG bitini de 0 yapar.

Systick Timer arm işlemcisinin içerisinde bulunan bir yapıdır.

Systick Timer ile ilgili tanımlamalar core\_cm4.h dosyasının 757. satırından itibaren mevcuttur.